

МИНИСТЕРСТВО ПРОСВЕЩЕНИЯ  
РОССИЙСКОЙ ФЕДЕРАЦИИ

**ФЕДЕРАЛЬНОЕ  
ГОСУДАРСТВЕННОЕ БЮДЖЕТНОЕ  
ОБРАЗОВАТЕЛЬНОЕ УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ  
«ЛУГАНСКИЙ ГОСУДАРСТВЕННЫЙ ПЕДАГОГИЧЕСКИЙ УНИВЕРСИТЕТ»  
(ФГБОУ ВО «ЛГПУ»)**

**Структурное подразделение** Институт физико-математического  
образования, информационных и обслуживающих технологий  
**Кафедра** информационных образовательных технологий и систем

**УТВЕРЖДАЮ**

Врио директора ИФМОИОТ

Е.А. Журавлева

2026 г.

Приложение к рабочей программе учебной дисциплины

**ФОНД ОЦЕНОЧНЫХ СРЕДСТВ  
для проведения текущего контроля и промежуточной аттестации  
обучающихся по дисциплине  
«Архитектура ЭВМ»**

**По направлению подготовки** 09.03.04 Программная инженерия

**Профиль подготовки** Программное обеспечение систем и комплексов

**Квалификация выпускника** – бакалавр

**Форма обучения** очная

**Курс** ОФО – 2 курс

Разработчик

Капустин Д.А.

доктор тех. наук, доцент кафедры  
информационных образовательных  
технологий и систем

Заведующий кафедрой

Д.А. Капустин

Протокол от «13» августе 2026 г. № 11

Луганск, 2026

# 1. ПАСПОРТ ФОНДА ОЦЕНОЧНЫХ СРЕДСТВ

## 1.1. Область применения

Фонд оценочных средств (ФОС) – неотъемлемая часть рабочей программы дисциплины (модуля) Архитектура ЭВМ и предназначен для контроля и оценки образовательных достижений студентов, освоивших программу дисциплины (модуля).

## 1.2. Цели и задачи фонда оценочных средств

Цель ФОС – установить соответствие уровня подготовки обучающегося требованиям ФГОС ВО бакалавриат / специалитет / магистратура по направлению подготовки 09.03.04 Программная инженерия, утвержденного приказом Министерства образования и науки Российской Федерации от 19 сентября 2017 г. № 920 (с изменениями и дополнениями).

## 1.3. Перечень компетенций, формируемых в процессе освоения основной образовательной программы

Процесс освоения дисциплины направлен на формирование следующих компетенций и индикаторов их достижения:

Код по ФГОС ВО	Индикатор достижения
Общепрофессиональные	
ОПК-2. Способен понимать принципы работы современных информационных технологий и программных средств, в том числе отечественного производства, и использовать их при решении задач профессиональной деятельности	ОПК-2.1. Знать современные информационные технологии и программные средства, в том числе отечественного производства при решении задач профессиональной деятельности ОПК-2.2. Уметь выбирать современные информационные технологии и программные средства, в том числе отечественного производства при решении задач профессиональной деятельности ОПК-2.3. Владеть навыками применения современных информационных технологий и программных средств, в том числе отечественного производства, при решении задач профессиональной деятельности
ОПК-5. Способен устанавливать программное и аппаратное обеспечение для информационных и автоматизированных систем	ОПК-5.1. Знать основы системного администрирования, администрирования СУБД, современные стандарты информационного взаимодействия систем ОПК-5.2. Уметь выполнять параметрическую настройку информационных и автоматизированных систем

	ОПК-5.3. Владеть навыками инсталляции программного и аппаратного обеспечения информационных и автоматизированных систем
--	-------------------------------------------------------------------------------------------------------------------------

#### 1.4. Этапы формирования компетенций и средства оценивания уровня их сформированности

Этапы формирования компетенций	Компетенции	Контрольно-оценочные средства / способ оценивания
Тема 1. Архитектура компьютера.	ОПК-2; ОПК-5	Выполнение лабораторных работ
Тема 2. Основные функциональные элементы ЭВМ.	ОПК-2; ОПК-5	Выполнение лабораторных работ
Тема 3. Устройство управления.	ОПК-2; ОПК-5	Выполнение лабораторных работ
Тема 4. Режимы адресации и форматы команд 16.	ОПК-2; ОПК-5	Выполнение лабораторных работ
Тема 5. Кодирование команд.	ОПК-2; ОПК-5	Выполнение лабораторных работ
Тема 6. Системный интерфейс и архитектура системной платы.	ОПК-2; ОПК-5	Выполнение лабораторных работ
<b>Текущая аттестация</b>	ОПК-2; ОПК-5	Контрольная работа
<b>Промежуточная аттестация</b>	ОПК-2; ОПК-5	Зачет

#### 1.5. Описание показателей формирования компетенций

Код компетенции	Результаты сформированности
ОПК-2. Способен понимать принципы работы современных информационных технологий и программных средств, в том числе отечественного производства, и использовать их при решении задач профессиональной деятельности	ОПК-2.1. Знает современные информационные технологии и программные средства, в том числе отечественного производства при решении задач профессиональной деятельности ОПК-2.2. Умеет выбирать современные информационные технологии и программные средства, в том числе отечественного производства при решении задач профессиональной деятельности ОПК-2.3. Владеет навыками применения современных информационных технологий и программных средств, в том числе отечественного производства, при решении задач профессиональной деятельности
ОПК-5. Способен инсталлировать программное и аппаратное обеспечение для информационных и автоматизированных систем	ОПК-5.1. Знает основы системного администрирования, администрирования СУБД, современные стандарты информационного взаимодействия систем ОПК-5.2. Умеет выполнять параметрическую настройку информационных и автоматизированных систем

	ОПК-5.3. Владеет навыками инсталляции программного и аппаратного обеспечения информационных и автоматизированных систем
--	-------------------------------------------------------------------------------------------------------------------------

### 1.6. Критерии оценивания компетенций на разных этапах их формирования

Вид учебной работы	Количество баллов		
4 семестр			
	ОФО	О-ЗФО	ЗФО
Оформление отчетов по лабораторным работам	35 баллов		
Работа на лабораторных занятиях	35 баллов		
Выполнение тестовых заданий	-		
Выполнение заданий самостоятельной работы	20 баллов		
Зачет	10 баллов		
Итого за семестр:	100 баллов		
Всего	100 баллов		

#### Накопительная система оценивания по 100-балльной шкале

Четырехбалльная система оценивания экзамена	100-балльная шкала	Буквенная шкала, соответствующая 100-балльной шкале	Система оценивания зачета
Отлично	90–100	<b>А</b> – отлично – теоретическое содержание курса освоено полностью, без пробелов; необходимые практические навыки работы с освоенным материалом сформированы; все предусмотренные программой обучения учебные задания выполнены, качество их выполнения оценено числом баллов, близким к максимальному	Зачтено
Хорошо	83–89	<b>В</b> – очень хорошо – теоретическое содержание курса освоено полностью, без пробелов; необходимые практические навыки работы с освоенным материалом в основном сформированы; все предусмотренные программой обучения учебные задания выполнены, качество выполнения большинства из них оценено числом баллов, близким к максимальному	
Хорошо	75–82	<b>С</b> – хорошо – теоретическое содержание курса освоено полностью; некоторые практические навыки работы с освоенным материалом сформированы недостаточно; все предусмотренные программой обучения учебные задания выполнены, качество выполнения ни одного из них не оценено минимальным числом баллов, некоторые виды заданий выполнены с ошибками	
Удовлетворительно	63–74	<b>Д</b> – удовлетворительно – теоретическое содержание дисциплины освоено частично, но	

		пробелы не носят существенного характера; необходимые практические навыки работы с освоенным материалом в основном сформированы; большинство предусмотренных программой обучения учебных заданий выполнено, некоторые из выполненных заданий, содержат ошибки	
Удовлетворительно	<b>50–62</b>	<b>E</b> – посредственно – теоретическое содержание курса освоено частично; некоторые практические навыки работы не сформированы, многие предусмотренные программой обучения учебные задания не выполнены либо качество выполнения некоторых из них оценено числом баллов, близким к минимальному	
Неудовлетворительно	<b>21–49</b>	<b>FX</b> – неудовлетворительно – теоретическое содержание курса освоено частично; необходимые практические навыки работы не сформированы; большинство предусмотренных программой обучения учебных заданий не выполнено либо качество их выполнения оценено числом баллов, близким к минимальному; при дополнительной самостоятельной работе над материалом курса возможно повышение качества выполнения учебных заданий	Не зачтено
Неудовлетворительно	<b>0–20</b>	<b>F</b> – неудовлетворительно – теоретическое содержание курса не освоено; необходимые практические навыки работы не сформированы; все выполненные учебные задания содержат грубые ошибки, дополнительная самостоятельная работа над материалом курса не приведет к какому-либо значимому повышению качества выполнения учебных заданий	

## **2. КОНТРОЛЬНО-ОЦЕНОЧНЫЕ СРЕДСТВА**

### **2.1. Оценочные средства текущего контроля (типовые)**

Вопросы для текущего контроля:

1. Комплекс технических средств, предназначенных для автоматической обработки информации в процессе решения вычислительных и информационных задач это...?  
А) Электронно - вычислительная машина  
Б) Персональный компьютер  
В) Архитектура ЭВМ  
Г) СуперЭВМ
2. К основным характеристикам ЭВМ относятся...?  
А) Быстродействие, производительность, емкость запоминающих устройств  
Б) Емкость оперативной памяти (ОЗУ) и внешней памяти (ВЗУ)  
В) Надежность, точность, достоверность  
Г) Все варианты верны
3. Внутренняя память компьютера делится на...?  
А) Оперативная и постоянная  
Б) Оперативная и кэш- память  
В) Постоянная и кэш-память  
Г) Все варианты верны
4. Укажите верное (ые) высказывание (я):  
А) Устройство ввода – предназначено для обработки вводимых данных.  
Б) Устройство ввода – предназначено для передачи информации от человека машине.  
В) Устройство ввода – предназначено для реализации алгоритмов обработки, накопления и передачи информации.  
Г) Все варианты верны
5. Назовите классификацию электронно – вычислительных машин по принципу действия...?
6. Назовите схемные логические элементы...?
7. В аппаратные средства архитектуры ЭВМ входят...  
А) Структура системы, организация памяти, организация ввода/вывода, принципы управления  
Б) Операционные системы, системы программирования, прикладное программное обеспечение  
В) Система команд, форматы данных, алгоритмы выполнения операций  
Г) Все варианты верны
8. Устройства, непосредственно участвующие в обработке информации (процессор, сопроцессор, оперативная память), соединяются с остальными устройствами единой магистралью – шиной.  
Про что идет речь?  
А) Магистрально – модульный принцип

- Б) Аппаратные средства ЭВМ
  - В) Принцип открытой архитектуры
  - Г) Программные средства ЭВМ
9. Какое устройство изображено на рисунке?



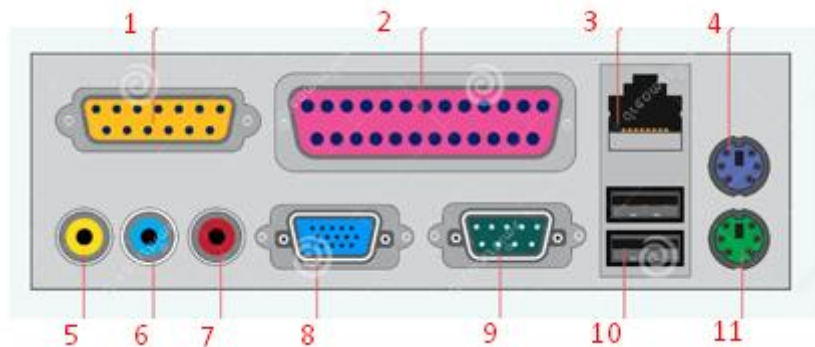
- А) Жесткий диск
  - Б) Видеокарта
  - В) Оперативная память
  - Г) Процессор
10. Устройство, отвечающее за выполнение арифметических, логических операций и операций управления, записанных в машинном коде...?
- А) ЭВМ
  - Б) Процессор
  - В) Оперативная память
  - Г) Жесткий диск
11. К основным характеристикам микропроцессора относится...?
- А) Тип микропроцессора, быстродействие
  - Б) Тактовая частота, разрядность
  - В) Тип микропроцессора, быстродействие микропроцессора, тактовая частота микропроцессора, разрядность процессора.
  - Г) Все варианты верны
12. Назовите что в общем случае содержит в себе Центральный процессор ...?
13. Команды пересылки это...?
14. Производят над операндами логические операции, например, логическое И, логическое ИЛИ, исключающее ИЛИ, очистку, инверсию, разнообразные сдвиги (вправо, влево, арифметический сдвиг, циклический сдвиг)...?
- Про что идет речь?
- А) Команды пересылки
  - Б) Логические команды
  - В) Арифметические команды
  - Г) Команды переходов
15. По назначению регистры различаются...?
- А) Аккумулятор, флаговые, общего назначения
  - Б) Индексные, указательные
  - В) Сегментные, управляющие
  - Г) Все варианты верны

16. Состоит из большого числа сходных процессоров, которые выполняют одну и ту же последовательность команд применительно к разным наборам данных.

Про что идет речь?

- А) Матричный процессор
- Б) Векторный процессор
- В) Центральный процессор
- Г) Микропроцессор

17. Какой цифре на рисунке соответствуют порты для подключения акустической системы...? (см. рисунок)



18. Набор микросхем (может быть и в одной микросхеме), являющийся интерфейсом между составными частями компьютера, такими, как ЦП, ОЗУ, ПЗУ, Порты ввода/вывода...?

- А) Шина
- Б) Видеокарта
- В) Чипсет
- Г) Слот

19. Перечислите группы микропроцессоров...?

20. Шины данных это ...?

- А) Шина передает системный тактовый сигнал для синхронизации периферийных устройств, подключенных к компьютеру
- Б) Все шины, которые используются для передачи данных между процессором компьютера и периферией
- В) Позволяет подключать дополнительные компоненты, такие как звуковые или ТВ карты
- Г) Позволяет процессору взаимодействовать с периферийными устройствами.

21. Сложная система взаимосвязанных аппаратных средств, способных работать с информацией и рассчитанная на самостоятельную работу одного пользователя это...?

- А) Электронно - вычислительная машина
- Б) Персональный компьютер
- В) Архитектура ЭВМ
- Г) СуперЭВМ

22. Внутренние устройства системного блока компьютера ...?

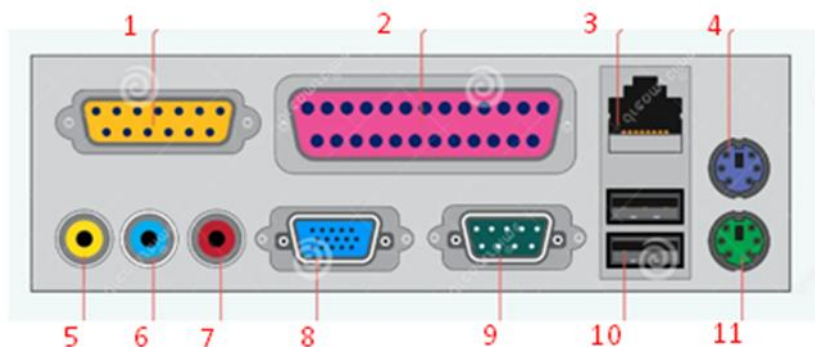
- А) Материнская плата, процессор

- Б) Видеокарта, графическая карта
  - В) Сетевой адаптер, звуковая карта
  - Г) Все варианты верны
23. Внешняя память компьютера делится на...?
- А) Внешние запоминающие устройства и их носители
  - Б) Оперативная и постоянная
  - В) Жесткий магнитный диск
  - Г) Все варианты верны
24. Укажите верное (ые) высказывание (я):
- А) Устройство вывода – предназначено для программного управления работой ПК.
  - Б) Устройство вывода – предназначено для обучения, для игры, для расчетов и для накопления информации.
  - В) Устройство вывода – предназначено для передачи информации от машины человеку.
  - Г) Все варианты верны
25. Назовите классификацию электронно – вычислительных машин по способу организации вычислительного процесса ...?
26. Назовите базовые логические операции и схемы...?
27. В программное обеспечение архитектуры ЭВМ входят...?
- А) Структура системы, организация памяти, организация ввода/вывода, принципы управления
  - Б) Операционные системы, системы программирования, прикладное программное обеспечение
  - Б) Система команд, форматы данных, алгоритмы выполнения операций
  - В) Все варианты верны
28. Обмен информацией между отдельными устройствами ЭВМ производится по трем многоадресным шинам, соединяющим все модули, - шине данных, шине адресов и шине управления.  
Про что идет речь?
- А) Аппаратные средства ЭВМ
  - Б) Программные средства ЭВМ
  - В) Магистрально – модульный принцип
  - Г) Принцип открытой архитектуры
29. Какое устройство изображено на рисунке?



- А) Жесткий диск
  - Б) Видеокарта
  - В) Оперативная память
  - Г) Сетевая карта
30. Процессор – это...?

- А) Процессор, реализованный в виде одной микросхемы или комплекта из нескольких специализированных микросхем
  - Б) Количество импульсов, создаваемых генератором за 1 секунду
  - В) Максимальное количество разрядов двоичного кода, которые могут обрабатываться или передаваться одновременно
  - А) Устройство, отвечающее за выполнение арифметических, логических операций и операций управления, записанных в машинном коде
31. Число элементарных операций, выполняемых микропроцессором в единицу времени (операции/секунда)...это?
- А) Тип микропроцессора
  - Б) Быстродействие микропроцессора
  - В) Тактовая частота микропроцессора
  - Г) Разрядность процессора.
32. К какому устройству относятся арифметико-логическое устройство, устройство управления и регистры...?
33. Арифметические команды это...?
34. Предназначены для изменения обычного порядка последовательного выполнения команд. Про что идет речь?
- А) Команды пересылки
  - Б) Логические команды
  - В) Команды переходов
  - Г) Арифметические команды
35. По типу приёма и выдачи информации различают типы регистров:
- А) Сдвиговые регистры, параллельные регистры
  - Б) Сегментные регистры, управляющие регистры
  - В) Индексные регистры, флаговые регистры
  - Г) Все варианты верны
36. Векторный процессор...?
- А) Состоит из большого числа сходных процессоров, которые выполняют одну и ту же последовательность команд применительно к разным наборам данных
  - Б) Обеспечивает параллельное выполнение операций над массивами данных
  - В) Соединяет процессор с северным мостом или контроллером памяти МСН
  - Г) Система из нескольких параллельных процессоров, разделяющих общую память
37. Какой цифре на рисунке соответствуют специализированные порты для подключения клавиатуры и мыши...? (см.рисунок)



38. Важнейшая часть ПК, содержащая его основные электронные компоненты...?

- А) Шина
- Б) Чипсет
- В) Видеокарта
- Г) Системная плата

39. Перечислите типы материнских плат...?

40. Шина ввода-вывода

- А) Связаны с определенными участками процессора и позволяют записывать и читать данные из оперативной памяти
- Б) Эти шины питают электричеством различные, подключенные к ним устройства
- В) Позволяет процессору взаимодействовать с периферийными устройствами
- Г) Предназначена для передачи информации между процессором и основной памятью

#### Ключ к тестовым вопросам

№ вопроса	Ответы	№ вопроса	Ответы
1	А	21	Б
2	Г	22	Г
3	А	23	А
4	Б	24	В
5	Аналоговые, цифровые, гибридные	25	Многопроцессорные; однопроцессорные; параллельные; последовательные
6	И конъюнкция, ИЛИ дизъюнкция, НЕ отрицание	26	Триггер, регистр, сумматор, шифратор, дешифратор
7	А	27	Б

8	В	28	В
9	Г	29	В
10	Б	30	Г
11	В	31	Б
12	Арифметико-логическое устройство (АЛУ), Устройство управления, Регистры	32	Центральный процессор
13	Данные не требующие выполнения никаких операций над операндами.	33	Выполняют операции сложения, вычитания, умножения, деления, увеличения на единицу (инкрементирования), уменьшения на единицу (декрементирования) и т.д.
14	Б	34	В
15	Г	35	А
16	А	36	Б
17	5, 6, 7	37	4,11
18	В	38	Г
19	CISC, RISC, MISC	39	AT, LPX, ATX, NLX
20	Б	40	В

41. Понятие архитектуры ЭВМ. Требования быстродействия, надежности и ограниченной стоимости при построении ЭВМ.
42. Схема устройства ЭВМ: ЦП, ОП, внешние устройства. Назначение устройств.
43. ЦП. Понятия машинной операции, машинной команды, системы команд процессора.
44. ОП. Понятия ячейки ОП, адреса ячейки, объема ОП, машинного слова.
45. Виды внешних устройств: внешняя память, устройства ввода-вывода. Отличия внешней памяти от ОП. Параллелизм в работе ЦП+ОП и внешних устройств. Шина. Модели архитектуры ЭВМ с одной шиной, с несколькими шинами. Каналы.
46. Представление чисел в ЭВМ: числа без знака, со знаком. Способы получения дополнительного кода. Сложение и вычитание

- знаковых/беззнаковых чисел. Арифметические флаги, способы определения значения флагов.
47. Представление вещественных чисел. Нормализованные числа, диапазон представимости, отсутствие ассоциативности умножения. Алгоритмы выполнения сложения и умножения. Вещественные числа в ПК.
  48. Принципы Джона фон Неймана.
  49. Схема ЦП, регистры ЦП. ОЗУ: байт, слово, двойное слово. Машинные команды: виды операндов. Представление данных: числа, символы.
  50. Типы предложений языка MASM. Лексемы: идентификаторы, числа, строки. Директивы определения данных. Директивы EQU и =. Константные и адресные выражения.
  51. Команды языка MASM. Запись операндов. Команды пересылок, оператор PTR.
  52. Арифметические команды. Знаковое и беззнаковое расширения чисел.
  53. Вспомогательные команды ввода-вывода.
  54. Понятие прерывания. Вида прерываний: внутренние и внешние, маскируемые прерывания. Аппаратная и программная реакция на прерывание. Обработка прерываний с разными приоритетами.
  55. Организация ввода-вывода: уровень портов, уровень ОС, программный уровень.
  56. Конвейер: основная идея, суперскалярная архитектура. Команды перехода: отсрочка ветвления, динамическое и статическое предсказание ветвления, спекулятивное выполнение. Связь команд по данным: RAW, WAR и WAW.
  57. Расслоение ОП. Кэш-память: основная идея, работа с кэш-памятью, способы организации кэш-памяти.
  58. Цикл команды. Стандартный цикл команды. Диаграмма состояний цикла команды
  59. Основные показатели вычислительных машин. Быстродействие
  60. Критерии эффективности вычислительных машин. Способы построения критериев эффективности.
  61. Нормализация частных показателей.
  62. Учет приоритета частных показателей.
  63. Организация шин. Типы шин: «процессор-память», ввода/вывода, системная.
  64. Иерархия шин. Вычислительная машина с одной, тремя видами шин
  65. Физическая реализация шин. Механические и электрические аспекты
  66. Протокол шины. Синхронный и асинхронный протоколы, их особенности
  67. Методы повышения эффективности шин. (Пакетный режим пересылки информации).
  68. Конвейеризация транзакций.
  69. Протокол с расщеплением транзакций. Увеличение полосы пропускания шины. Ускорение транзакций.
  70. Повышение эффективности шине множеством ведущих
  71. Цифро-аналоговые преобразователи.

72. Цифровые фильтры.
73. Современные программы анализа и проектирования электронных устройств.
74. Дайте понятие, что такое система счисления?
75. Дайте понятие, что такое информационный поток?
76. Расскажите, какие признаки имеет двоичная система счисления?
77. Поясните, чем отличается позиционная система счисления от непозиционной?
78. Дайте понятие, что такое алгебра логики?
79. Формы представления числовой информации в цифровых устройствах?
80. Арифметические операции с кодированными числами?
81. Функциональная логика
82. Основы синтеза цифровых логических устройств
83. Цифровые интегральные микросхемы
84. Типовые устройства обработки информации
85. Цифровые счетчики импульсов
86. Цифровые триггерные схемы
87. Задачи устройств цифровой техники. Понятие систем счисления чисел. Двоичная система счисления.
88. С какого разряда начинается сложение?
89. В каком разряде занимается единица при вычитании?
90. Как производится перевод чисел из десятичной системы в двоичную.
91. Что такое таблица истинности?
92. Запишите алгоритм построения таблицы истинности.
93. Запишите приоритет выполнения логических операций.
94. Какое устройство называют триггером.
95. Типы триггеров.
96. Какие режимы работы триггеров.
97. Чем отличается синхронный RS-триггер от асинхронного?
98. УГО различных типов триггеров.
99. Дать определение счетчика.
100. Что является основой счетчика?
101. Что такое регистр?
102. Какие вспомогательные элементы, помимо регистров, используются в триггерах и для чего?
103. На какие типы подразделяются регистры по способу ввода и вывода информации?
104. Какие существуют дешифраторы по способу построения?
105. Что обозначают цифры 1, 2, 4, 8 на входах шифратора?
106. Сколько выходов будет у мультиплексора на 2 адресных входа?
107. Сколько адресных входов будет у мультиплексора на 4 информационных входов?
108. Сколько строк будет в таблице истинности у мультиплексора на 32 информационных входов?
109. Сколько столбцов будет в таблице истинности у мультиплексора на 32 информационных входов?

110. Сколько строк будет в таблице истинности у дешифратора на 4 входа адреса?
111. Как нужно изменить функциональную схему мультиплексора, чтобы он находился в активном состоянии при разрешающем сигнале, равном 0?
112. Какая максимальная сумма может быть получена на выходах восьмиразрядного двоичного сумматора?
113. Как изменится результат суммирования в четырехразрядном сумматоре, если сигнал на входе Сп изменится с нуля на единицу?
114. Комбинационные цифровые устройства. Последовательность синтеза комбинационных устройств.
115. Синтез базовых комбинационных схем: пороговой ячейки, дешифратора, шифратора, мультиплексора, сумматора, схемы сравнения.
116. Принцип работы последовательностных цифровых устройств.
117. Триггеры на цифровых элементах. Классификация триггеров.
118. Асинхронный и синхронный триггеры RS-типа. Закон функционирования. Схемная реализация триггеров
119. Синхронный триггеры D-типа. Закон функционирования. Схемная реализация триггера. Методы синхронизации.
120. Синхронный JK-триггер. Закон функционирования.
121. Системы счисления, кодированное представление чисел для обработки в ЦВМ.
122. Логические переменные и функции.
123. Принципы построения логических элементов.
124. Основные параметры и характеристики логических элементов.
125. Транзисторный ключ.
126. Схемотехника ТТЛ-вентилей.
127. Разновидности ТТЛ и ТТЛШ логических элементов.
128. ЭСЛ логические элементы.
129. Логические элементы на КМОП-структурах.
130. Способы согласования логических элементов.
131. Причины возникновения помех по цепям питания и методы борьбы с ними.
132. Влияние параметров линий связи на процессы передачи цифровых сигналов.
133. Методы согласования линий связи.
134. Способы уменьшения помех при передаче цифровых сигналов.
135. Классификация цифровых устройств.
136. Преобразователи кода.
137. Дешифраторы.
138. Мультиплексоры.
139. Схемы контроля четности.
140. Цифровые компараторы.

## **2.2. Оценочные средства для промежуточной аттестации**

## Вопросы для проведения аттестации

1. Классификация запоминающих устройств.
2. Регистр сдвига.
3. Арифметические команды.
4. Быстродействие асинхронного счетчика.
5. Машинное слово.
6. Архитектуры с полным и сокращенным набором команд. Основные черты RISC-архитектуры.
7. Счетчик.
8. Классификация команд переходов в персональной ЭВМ.
9. Двухступенчатый триггер.
10. Устройство управления.
11. Физический адрес выполняемой команды.
12. Быстродействие памяти.
13. Оперативная память.
14. Эффективный адрес, физический адрес.
15. Таблица истинности.
16. Прямая адресация.
17. Сумматоры физических адресов.
18. Микрооперация, микрокоманда, микропрограмма.
19. Кэш-память.
20. Основные сведения из алгебры логики. Законы алгебры логики
21. Логические функции двух переменных. Логические элементы, таблицы истинности
22. Функциональная полнота. Алгебра логики
23. Стандартные формы. СКНФ. Стандартные формы. СДНФ
24. Синтез цифровых автоматов
25. Понятия о системах счисления. Перевод чисел из одной системы счисления в другую
26. Комбинационные схемы. Шифраторы. Дешифраторы.
27. Кодопреобразователи. Мультиплексоры. Демультимплексоры
28. Комбинационные сумматоры. Полусумматоры. Полные сумматоры
29. Назначение триггеров. Классификация триггеров. R-S триггеры
30. Счетчики импульсов. Регистры
31. Определение понятия «архитектура». Уровни детализации структуры вычислительной машины
32. Эволюция средств автоматизации вычислений. Поколения средств автоматизации вычислений
33. Концепция машины с хранимой в памяти программой
34. Принцип двоичного кодирования. Принцип программного управления
35. Принцип однородности памяти. Принцип адресности
36. Фон-неймановская архитектура
37. Структуры вычислительных машин и систем
38. Перспективы совершенствования архитектуры ВМ и ВС
39. Тенденции развития больших интегральных схем
40. Перспективные направления исследований в области архитектуры

41. Архитектура системы команд. Классификация архитектур системы команд
42. Классификация по составу и сложности команд, по месту хранения операндов
43. Регистровая архитектура. Архитектура с выделенным доступом к памяти
44. Типы и форматы операндов. Числовая информация с фиксированной запятой
45. Числовая информация с плавающей запятой
46. Разрядность основных форматов и размещение числовых данных в памяти. Символьная информация
47. Логические данные. Строки. Прочие виды информации
48. Типы команд. Команды пересылки данных. Команды арифметической и логической обработки
49. SIMD-команды. Команды для работы со строками.
50. Команды ввода/вывода. Команды управления системой. Команды управления потоком команд
51. Последовательность сборки и разборки ПК
52. Как провести исследование BIOS?
53. Как проводится установка операционной системы на ПК?
54. Как проводится установка ПО на ПК?
55. Как провести исследование программного обеспечения ПК средствами Windows?
56. Как провести исследование программного обеспечения ПК утилитами сторонних производителей?
57. Как провести исследование аппаратного обеспечения ПК средствами Windows?
58. Как провести исследование аппаратного обеспечения ПК утилитами сторонних производителей?
59. Как провести обслуживание операционной системы ПК?
60. Как провести обслуживание HDD средствами WINDOWS?
61. Как провести обслуживание HDD утилитами сторонних производителей?
62. Как провести защиту и восстановление данных ПК?
63. Форматы команд. Длина команды. Разрядность полей команды
64. Количество адресов в команде. Выбор адресности команд
65. Способы адресации операндов. Способы адресации в командах управления потоком команд
66. Система операций
67. Функциональная схема фон-неймановской вычислительной машины. Устройство управления.
68. Арифметико-логическое устройство. Основная память. Модуль ввода/вывода
69. Микрооперации и микропрограммы.
70. Совместимость микроопераций.
71. Основные электрические параметры и характеристики логических элементов ТТЛ.

72. Особенности применения микросхем ТТЛ при разработке цифровых устройств.
73. Логические элементы на КМОП-транзисторах.
74. Принципы построения логических элементов на КМОП-транзисторах.
75. Физическая структура микросхемы на КМОП-транзисторах.
76. Синтез линейного дешифратора.
77. Схема прямоугольного дешифратора.
78. Схема пирамидального дешифратора.
79. Области применения дешифраторов.
80. Шифраторы.
81. Различные способы построения мультиплексоров.
82. Универсальность использования мультиплексоров.
83. Мультиплексорное дерево.
84. Демультимплексоры.
85. Одноразрядный сумматор на два и три входа.
86. Способы межкаскадных связей.
87. Реализация сумматора на интегральных схемах.
88. Комбинационный сумматор с ускоренным распространением переноса.
89. Сумматор последовательного типа.
90. Накапливающий сумматор.
91. Двоично-десятичный сумматор.
92. Асинхронные RS-триггеры.
93. Синхронные триггеры со статическим управлением.
94. Двухступенчатые триггеры MS-типа с статическим управлением.
95. Схемы простейших регистров.
96. Реверсивные регистры.
97. Асинхронные и синхронные счетчики.
98. Классическая и магистральная структуры вычислительных систем.
99. Организация программных устройств управления.
100. Организация устройств управления с жесткой логикой.
101. Особенности построения устройств управления.
102. Внутренняя и внешняя память вычислительных систем.
103. Классификация микросхем памяти.
104. Режимы работы и характеристики статических БИС ЗУ.
105. Организация статических ЗУ.
106. Структурная организация БИС ЗУ.
107. Построение разных видов запоминающих элементов ОЗУ.
108. Организация модулей ЗУ.
109. Структурная схема микропроцессора.
110. Система команд.
111. Способы адресации.
112. Процесс выполнения команды в микропроцессорном устройстве.
113. Интерфейсные интегральные схемы.
114. Проектирование радиоэлектронной аппаратуры: цель, задачи, концепция, методология, этапы.
115. Области (функциональная, структурная, геометрическая) и уровни представления ПЛИС.

116. Проектирование как процесс последовательного спуска по уровням областей представления (диаграмма Гайского-Кана).
117. Маршрут (поток) проектирования цифровых устройств на ПЛИС.
118. Иерархия языков проектирования аппаратуры.
119. Интерфейс JTAG: назначение, общие принципы граничного сканирования.
120. Интерфейс JTAG: структура цепочки, BSC и устройства управления.
121. Интерфейс JTAG: основные команды, диаграмма состояний TAP-контроллера.
122. Системы автоматизированного проектирования цифровых устройств на ПЛИС. Состав и назначение программных компонент.
123. Микропроцессоры. Классификация процессоров. Понятия архитектуры и структуры. Варианты архитектур. Конвейерное выполнение команд.
124. Микропроцессоры. Регистровая модель. Способы адресации операндов.
125. Микропроцессоры. Группы команд. Примеры команд основных групп.
126. Особенности архитектуры микроконтроллеров. Популярные семейства микроконтроллеров.
127. Построение разных видов запоминающих элементов ОЗУ.
128. Организация модулей ЗУ.
129. Структурная схема микропроцессора.
130. Система команд.
131. Способы адресации.
132. Процесс выполнения команды в микропроцессорном устройстве.
133. Интерфейсные интегральные схемы.
134. Программные и аппаратные способы реализации вычислительных алгоритмов.
135. Элементная база цифровой электронной техники.
136. Классификация цифровых интегральных микросхем.
137. ПЛИС в иерархии цифровых ИМС.
138. Концепция программирования структуры интегральных схем.
139. Классификация ПЛИС.
140. Области применения ПЛИС.